

المعلومات الشخصية



الاسم الثلاثي واللقب	د. محمد عبد علي جودة العبادي
المواليد	1978/11/28
محل التولد	العراق - محافظة البصرة
الجنسية	عراقي
الحالة الزوجية	متزوج
العنوان	البصرة- حي الخليج العربي
البريد الالكتروني	mohammed.joudah@uobasrah.edu.iq
اللقب العلمي	مدرس
الاختصاص العام	هندسة الحاسبات
الاختصاص الدقيق	هندسة الحاسبات
الاختصاص الحالي	هندسة الحاسبات

الشهادات والالقب العلمية

الشهادة	تاريخها	عنوان الرسالة / الاطروحة	الجامعة	البلد
الدكتوراه	2014	FPGA-Based Parallel Shortest Path Searching Processor For OSPF Routing Protocol.	البصرة	العراق
الماجستير	2004	Parallel Optical Array Arithmetic Using Signed-Digit Number Systems Based On Digit-Decomposition Plane Representation.	البصرة	العراق

المهارات

اللغة العربية	نعم
اللغة الانكليزية	نعم

الدورات التدريبية

اسم الدورة	مكان الدورة	مدة الدورة	تاريخ الدورة
Development of Multimedia Contents	جمهورية كوريا الجنوبية	27 يوم	2016/8/12 – 7/17

المناصب الادارية

الوظيفة (تبدأ من الوظيفة الحالية)	من الفترة	الى الفترة
مقرر قسم هندسة الحاسبات	2014	الى الان
تدريسي في قسم هندسة الحاسبات	2008	الى الان
وكيل رئيس اللجنة الامتحانية لقسم هندسة الحاسبات	2014	2015
رئيس لجنة غيابات الطلبة	2014	الى الان
عضو اللجنة الامتحانية لقسم هندسة الحاسبات	2008	الى الان
عضوية و رئاسة مجموعة لجان مؤقتة في كلية الهندسة و كلية الاداب	2008	الى الان

النشاط البحثي			
اسم النشاط	مكان وتاريخ النشر		
Fast combined decimal/ binary multiplier based on redundant BCD 4221-8421 digits recoding	Iraqi Journal for Electrical and Electronic Engineering (IJEEE) – 2018		
A New Hardware Architecture for Fuzzy Logic System Acceleration	Iraqi Journal for Electrical and Electronic Engineering (IJEEE) - 2016		
Design and Implementation of A Novel FPGA-Based Pipelined-Parallel Processor Architecture for Shortest Path Search.	Proceedings of The Second Engineering Scientific Conference of University of Mosul, College of Engineering - 2013		
A New Hardware Architecture for Parallel Shortest Path Searching Processor Based-on FPGA Technology.	International Journal of Electronics and Computer Science Engineering (IJECSE) - 2012		
Algorithm For 2D-Data Array Addition Using Digit-Decomposition-Plane Representation	Iraqi Journal for Electrical and Electronic Engineering (IJEEE) - 2007		
High Speed Parallel Optical Adder for Quaternary Signed-Digit Number Using Digit-Decomposition-Plane Representation	J. Basrah Researches (Sciences) - 2006		
النشاطات الثقافية (المشاركات في المؤتمرات والندوات وغيرها)			
اسم النشاط	مكانه وزمانه		
المدينة الذكية	جامعة البصرة – كلية الهندسة، 2017/11/27		
امنية المعلومات	جامعة البصرة – كلية الهندسة، 2017/3/27		
ندوة علمية IEEE : انترنت الاشياء (IoT)	جامعة البصرة – كلية الهندسة، 2015/12/27		
المؤتمر العلمي الهندسي الثاني لجامعة الموصل – كلية الهندسة	جامعة الموصل – كلية الهندسة، 2013/11/21-19		
الجوائز وكتب الشكر والشهادات التقديرية			
الشهادة	تاريخها	الجهة المانحة	سبب المنح
شهادة دورة تدريبية	2016	جمهورية كوريا الجنوبية	مشاركة في دورة تدريبية
شهادة تقديرية	2016	جامعة الامام جعفر الصادق (ع)	تقويم بحوث مؤتمر AIC-MITC
شهادة تقديرية و كتاب شكر	2015	كلية الهندسة – جامعة البصرة	التدريسي المميز لقسم هندسة الحاسبات للعام 2014-2015
مجموعة كتب شكر و تقدير	2019-2009	عميد كلية الهندسة – عميد كلية الاداب – رئيس جامعة البصرة	عن عضوية اللجان الامتحانية و التكليف بلجان اخرى و تنفيذ مهام هندسية خارج كلية الهندسة
الخبرات التدريسية			
اسم المادة التي درستها		المرحلة الدراسية	
Microcontrollers		الرابعة	



السيرة الذاتية لتدريسي جامعة البصرة

الرابعة	PLC Programming
الرابعة	Real Time system Applications
الثالثة	FPGA-Based Digital Systems Design
الثالثة	Microprocessors and Microcomputers II
الثانية	Microprocessors and Microcomputers I
الثانية	Discrete Structures
الثانية	Computer Organizations
الاولى	Fundamentals of Logic Systems
الاولى	Logic Circuits
عدد الرسائل / الاطاريح	الاشراف على الدراسات العليا
2	الماجستير

Personal information			
First Name and sur Name	Mohammed A. Joudah Al-Ebadi		
Date of Birth	28 Nov. 1978		
Place of Birth	Iraq - Basrah		
Nationality	Iraqi		
Marital Status	Married		
Address	Iraq-Basrah-Alkhaleej Alarabi/2		
E-mail	mohammed.joudah@uobasrah.edu.iq		
Scientific Rank	Lecturer		
General Specialty	Computer Engineering		
Precise specialization	Computer Engineering		
Date of first appointment at the university	25/8/2008		
the certificates and scientific title			
Certificate	title of the thesis	University	Country
Doctorate	FPGA-Based Parallel Shortest Path Searching Processor For OSPF Routing Protocol.	Basrah	Iraq
Master	Parallel Optical Array Arithmetic Using Signed-Digit Number Systems Based On Digit-Decomposition Plane Representation	Basrah	Iraq
Skills			
Arabic	Yes		
English	Yes		
training courses			
Course Name	Place	Duration	Date
Development of Multimedia Contents	Republic of South Korea	27 day	2016/8/12 – 7/17
Administrative Posts			
Career (now)	From	To	
Rapporteur of computer engineering department	2014	now	
Lecturer at computer engineering department	2008	now	
vice-head of exams committee of Department of	2014	2015	

Computer Engineering		
Head of the attendance committee of students	2014	now
Member of exams committee of Department of Computer Engineering	2008	now
Member and Head of Many special committees in Engineering and Literature collages	2008	now

Research Activity	
Seminars	Place and date of publication
Fast combined decimal/ binary multiplier based on redundant BCD 4221-8421 digits recoding	Iraqi Journal for Electrical and Electronic Engineering (IJEED) – 2018
A New Hardware Architecture for Fuzzy Logic System Acceleration	Iraqi Journal for Electrical and Electronic Engineering (IJEED) - 2016
Design and Implementation of A Novel FPGA-Based Pipelined-Parallel Processor Architecture for Shortest Path Search.	Proceedings of The Second Engineering Scientific Conference of University of Mosul, College of Engineering - 2013
A New Hardware Architecture for Parallel Shortest Path Searching Processor Based-on FPGA Technology.	International Journal of Electronics and Computer Science Engineering (IJECS) - 2012
Algorithm For 2D-Data Array Addition Using Digit-Decomposition-Plane Representation	Iraqi Journal for Electrical and Electronic Engineering (IJEED) - 2007
High Speed Parallel Optical Adder for Quaternary Signed-Digit Number Using Digit-Decomposition-Plane Representation	J. Basrah Researches (Sciences) - 2006
Cultural activities	
Seminars	Place and date
Smart City	University of Basrah-College of Engineering, 2017/11/27
Information Security	University of Basrah-College of Engineering, 2017/3/27
Internet of Things (IoT)	University of Basrah-College of Engineering, 2015/12/27

The Second Engineering Scientific Conference of University of Mosul, College of Engineering.	19-21 November 2013.
--	----------------------

Awards and thanks and appreciation certificates for the school year

Certificate	data	issued by	reason
Training Course	2016	Republic of South Korea	Attendance of "Development of Multimedia Contents" training course
Certificate of Appreciation	2016	University of ImamJaafar Al-Sadiq	Evaluation of submitted Paper for AIC-MITC Conference
Certificate of Thanks and Appreciation	2015	University of Basrah	For Special Lecturer for 2014-2015 year
Many Thanks certificates	2008 - 2016	University of Basrah	For Member and Head of Exams and other committees

Teaching Experience

studied	Stage
Microcontrollers	4 th year
PLC Programming	4 th year
Real Time system Applications	4 th year
FPGA-Based Digital Systems Design	3 rd year
Microprocessors and Microcomputers II	3 rd year
Microprocessors and Microcomputers I	2 nd year
Discrete Structures	2 nd year
Computer Organizations	2 nd year
Fundamentals of Logic Systems	1 st year
Logic Circuits	1 st year
Supervision of postgraduate	number
Master Degree	2